



中華民國專利證書

發明第一八八五七二號

發明名稱：埋孔離散式電路元件及其製作方法

專利權人：典琦科技股份有限公司

發明人：陳文隆

專利權期間：自中華民國九十二年十一月一日
至一十一年九月二十九日止

上開發明業經專利權人依專利法之規定取得專利權

經濟部智慧財產局

局長

蔡練生

中華民國

九十三年十一月

日

