



中華民國專利證書

發明第一九五九七七號

發明名稱：後階段貫孔離散式電路元件及其製作方法

專利權人：典琦科技股份有限公司

發明人：陳文隆

專利權期間：自中華民國九十三年一月二十一日
至一〇〇一年十二月三日止

上開發明業經專利權人依專利法之規定取得專利權

經濟部智慧財產局

局長 蔡練生

中華民國九十三年五月二十五日



注意：專利權人未依法繳納年費者，其專利權自原繳費期限屆滿之次日起消滅。